PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-060984

(43) Date of publication of application: 06.03.2001

(51)Int.CI.

H04L 29/06

G06F 13/00

H04L 12/56

(21)Application number: 2000-197471 (71)Applicant: LUCENT TECHNOL INC

(22)Date of filing:

30.06.2000

(72)Inventor: JII CHAN

JITTO KUMAA

(30)Priority

Priority number : 99 142021

Priority date: 01.07.1999

Priority country: US

00 568687

11.05.2000

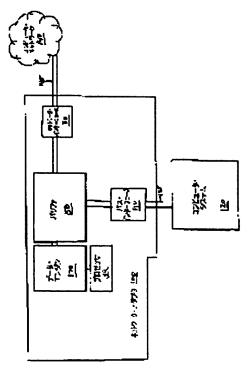
US

(54) SYSTEM AND METHOD FOR SELECTIVELY SEPARATING POINT-TO-POINT PROTOCOL HEADER INFORMATION

(57)Abstract:

PROBLEM TO BE SOLVED: To obtain a system and method for selectively separating point-to-point protocol header information from a packet received from a network and a network adapter using the system or method.

SOLUTION: A system includes (1) a sub-protocol detector for receiving a packet and identifying a subprotocol used to the packet from the packet, and (2) a header separating device connected to a sub-protocol detector to separate at least part of point-to-point protocol header information from the packet on the basis of the identification of the sub-protocol, and reduces the size of the entire packet.



LEGAL STATUS

BEST AVAILABLE COPY

[Date of request for examination]

21.09.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出顧公開番号

特開2001-60984 (P2001-60984A)

(43)公開日 平成13年3月6日(2001.9.6)

(51) Int.CL'	識別記号	FI	ラーマユード(参考)
HO4L 29/06		HO4L 13/00	3 0 5 Z
G 0 6 F 13/00	353	GO6F 13/00	353C
HO4L 12/58		HO4L 11/20	102F

審査請求 未請求 菌求項の数21 OL (全 11 页)

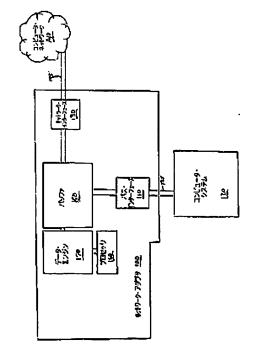
(21)山蘇番号	特顧2000-197471(P2000-197471)	(71) 出廢人	596092698
(On) (I) END	77-310# 4 PLOOF 40000 A DOL		ルーセント テクノロジーズ インコーポ
(22)出願日	平成12年6月30日(2000.6.30)		レーテッド アメリカ合衆国、07974-0636 ニュージ
(31)優先権主張番号	60/142021		ヤーシィ、マレイ ヒル、マウンテン ア
(32)優先日	平成11年7月1日(1999.7.1)		ヴェニュー 600
(33)優先權主張国	米国 (US)	(72) 発明者	ジー チェン
(31)優先権主張番号	09/568687		アメリカ合衆国 08807 ニュージャーシ
(32) 極先日	平成12年6月11日(2000.5.11)		ィ, ブリッジウォーター, ランゴン ホロ
(33)優先權主張国	米国(US)		— ლ- წ 7
		(74)代理人	100064447
			弁理士 岡部 正夫 (外11名)
			最終頁に続く

(54) 【発明の名称】 ポイント・ツー・ポイント・プロトコル・ヘッダ情報を選択的に分離するためのシステムおよび 方法

(57)【要約】 (修正有)

【課題】 ネットワークから受信したパケットからポイント・ツー・ポイント・プロトコル・ヘッダ情報を選択的に分離するためのシステムおよび方法、並びに、上記システムまたは方法を使用しているネットワーク・アダプタを提供する。

【解決手段】システムは、(1) パケットを受信し、そのパケットから、そのパケットに対して使用したサブプロトコルを識別するサブプロトコル検出装置、(2) サブプロトコル検出装置に接続していて、サブプロトコルの識別に基づいて、パケットからポイント・ツー・ポイント・プロトコル・ヘッダ情報の少なくとも一部を分離するヘッダ分解装置を含み、パケット全体のサイズを小さくする。



【調求項1】 ネットワークから受信したパケットから ポイント・ツー・ポイント・プロトコル・ヘッダ情報を 選択的に分離するためのシステムであって、

1

前記パケットを受信し、そこから、前記パケットに関し て使用したサブプロトコルを識別するサブプロトコル検 出装置と、

前記サブプロトコル検出装置に接続していて、前記サブ プロトコルの識別に基づいて、前記パケットからポイン ト・ツー・ポイント・プロトコル・ヘッダ情報の少なく 19 とも一部を分離し、そうすることにより、前記パケット の全体のサイズを小さくするヘッダ分解装置とを備える システム。

【請求項2】 請求項1に記載のシステムにおいて、前 記へッダ分離装置が、前記パケットが正常であると判断 された場合だけ、前記ポイント・ツー・ポイント・プロ トコル・ヘッダ情報の前記少なくとも一部を分離するシ ステム。

【請求項3】 請求項1に記載のシステムにおいて、前 記へッダ分離装置が、前記サブプロトコルの前記識別に 25 基づいて、前記パケットからそのエラー・チェック・ビ ットを含む前記ポイント・ツー・ポイント・プロトコル ・ヘッダ情報全体を分離するシステム。

【請求項4】 請求項1に記載のシステムにおいて、前 記へッダ分離装置が、前記サブプロトコルの前記識別と は無関係に、前記ポイント・ツー・ポイント・プロトコ ル・ヘッダ情報の前記少なくとも一部を保持するため に、選択的にオーバライドすることができるシステム。

【請求項5】 請求項1に記載のシステムにおいて、前 記サブプロトコル検出装置および前記ヘッダ分解装置 が、多重パケット受信機の一つのチャネルに対応するシ ステム。

【請求項6】 請求項1に記載のシステムにおいて、前 記へッダ分離装置が、ペイロード制御レジスタに基づい て、前記パケットから前記ポイント・ツー・ポイント・ プロトコル・ヘッダ情報の前記少なくとも一部を 別の 方法により、分離するシステム。

【請求項7】 請求項1に記載のシステムにおいて、前 記システムが、デジタル・ロジックおよび集積回路の一 部として実行されるシステム。

【請求項8】 ネットワークから受信したパケットから ボイント・ツー・ボイント・プロトコル・ヘッダ情報を 選択的に分離するための方法であって、前記パケットに 関して使用したサブプロトコルを識別するステップと、 前記サブプロトコルの識別に基づいて、前記パケットか **ら前記ポイント・ツー・ポイント・プロトコル・ヘッダ** 情報の少なくとも一部を分配し、そうすることにより、 前記パケットの全体のサイズを小さくするステップとを 含む方法。

離が、前記パケットが正常であると判断された場合だ け、前記ポイント・ツー・ポイント・プロトコル・ヘッ ダ情報の前記少なくとも一部を分離するステップを含む 方法。

【請求項10】 請求項8に記載の方法において、前記 分能が、前記サブプロトコルの前記識別に基づいて、前 記パケットからそのエラー・チェック・ビットを含む前 記ポイント・ツー・ポイント・プロトコル・ヘッダ情報 全体を分離するステップを含む方法。

【請求項11】 請求項8に記載の方法において、さら に、前記サブプロトコルの前記識別とは無関係に、前記 ポイント・ツー・ポイント・プロトコル・ヘッダ情報の 前記少なくとも一部を保持するために、前記分離ステッ プを選択的に飛び越すステップを含む方法。

【請求項12】 請求項8に記載の方法において、前記 識別および前記分離が、多重パケット受信機の一つのチ ャネルに関して行われる方法。

【請求項13】 請求項8に記載の方法において、前記 分離が、ペイロード制御レジスタに基づいて、前記パケ ットから前記ポイント・ツー・ポイント・プロトコル・ ヘッダ情報の前記少なくとも一部を、別の方法により、 分離するステップを含む方法。

【請求項14】 請求項8に記載の方法において 前記 方法が、集績回路の一部であるデジタル・ロジック内で 実行される方法。

【請求項15】 ネットワーク・アダプタであって、 バス・インターフェースと、

ネットワーク・インターフェースと、

前記バス・インターフェースと、前記ネットワーク・イ 30 ンターフェースとの間に設置されていて、前記パス・イ ンターフェースと、前記ネットワーク・インターフェー スとの間で通信されるパケットを受信し、記憶するバッ ファと、

前記パッファに接続していて、前記アダプタを通して前 記パケットの通信を管理し、データ・レジスタと、前記 パケットを前記バス・インターフェースから前記ネット ワーク・インターフェースへ運ぶパケット伝送経路と、 前記パケットを前記ネットワーク・インターフェースか ら前記バス・インターフェースに選び、前記パケットか 40 ちポイント・ツー・ポイント・プロトコル・ヘッダ情報 を選択的に分離するためのシステムを有するパケット受 信経路とを有するプロセッサ制御データ・エンジンとを

該プロセッサ制御データ・エンジンが

前記パケットを受信し、そこから、前記パケットに関し て使用したサブプロトコルを識別するサブプロトコル検 出装置と、

前記サブプロトコル検出装置に接続していて、前記サブ プロトコルの識別に基づいて、前記パケットからポイン 【請求項9】 請求項8に記載の方法において、前記分 50 ト・ツー・ポイント・プロトコル・ヘッダ情報の少なく

とも一部を分離し、そうすることにより、前記パケット の全体のサイズを小さくするヘッダ分解装置とを含む、 ネットワーク・アダプタ。

3

【請求項16】 請求項15に記載のアダプタにおい て、前記ヘッダ分離装置が、前記パケットが正常である と判断された場合だけ、前記ポイント・ツー・ポイント - プロトコル・ヘッダ情報の前記少なくとも一部を分離 するアダプタ。

【請求項17】 請求項15に記載のアダプタにおい て、前記へッダ分離装置が、前記サブプロトコルの前記 16 データリンク制御(「HDLC])ビット直列ライン、 識別に基づいて、前記パケットから、そのエラー・チェ ック・ピットを含む前記ポイント・ツー・ポイント・プ ロトコル・ヘッダ情報全体を分離するアダプタ。

【請求項18】 請求項15に記載のアダプタにおい て、前記ヘッダ分離装置が、前記サブプロトコルの前記 識別とは無関係に、前記ポイント・ツー・ポイント・ブ ロトコル・ヘッダ情報の前記少なくとも一部を保持する ために、選択的にオーバライドすることができるアダプ 夕。

【請求項19】 請求項15に記載のアダプタにおい て、前記サブプロトコル鈴出装置および前記ヘッダ分離 装置が、多重パケット受信機の一つのチャネルに対応す るアダプタ。

【韻求項20】 請求項15に記載のアダプタにおい て、前記ヘッダ分離装置が、ペイロード制御レジスタに 基づいて、前記パケットから前記ポイント・ツー・ポイ ント・プロトコル・ヘッダ情報の前記少なくとも一部 を、別の方法により分離するアダプタ。

【請求項21】 請求項15に記載のアダプタにおい て、前記システムが、デジタル・ロジックおよび集積回 30 両者の中の低速の方が、両者の中の高速の方に追いつく 路の一部として実行されるアダプタ。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、概して、ネットワ ーク・プロトコルおよびアダプタに関し、特にネットワ ークから受信したパケットからポイント・ツー・ポイン ト・プロトコル (PPP) ヘッダ情報を選択的に分離す るためのシステムおよび方法に関する。

[0002]

【従来の技術、及び、発明が解決しようとする課題】 < 40 【0008】コンピュータ・ネットワークの場合には、 関連出願への祖互参照>本正規出願は、1999年7月 1日付の、本出願と共通に譲渡された「TDAT042 G5 改訂2.() PPP分離設計」という名称の仮出 |類第60/142,021号に基づくものであり。その 優先権を主張する。上記出願は、引用によって本明細書 の記載に授用する。

【0003】ネットワーク・アダプタは、コンピュータ ・ネットワークと、このネットワーク内に位置する道々 の個人コンピュータ・システム(「ステーション」)と

ク・アダプタは 多くの場合、コンピュータ・システム 自身のシャーシ内に位置する、取り外すことができるカ ードの形をしている。

【0004】ネットワーク・アダプタは、ネットワーク を通してデータを伝送する物理鍛送媒体に接続するネッ トワーク・インターフェースを持つ。今日の共通の物理 搬送媒体としては、アナログ電話線(この場合には、ネ ットワーク・アダプタは、「モデム」と呼ばれる)、デ ジタル総合サービス網(「ISDN]) ライン、高水準 国際規格(「ISO」) X. 25信号法ライン、イーサ ネット(登録商標)ライン、および同期光通信ネットワ ーク/同期式デジタル階層(「SONET/SDH」) 光ファイバ等がある。

【0005】ネットワーク・アダプタは、また。コンピ ュータ・システムのバスに接続しているバス・インター フェースを有する。多くのバス規格が、現在使用されて いる。しかし、もっと一般的に使用されているものとし ては、周辺カード相互接続(「PCI」)、小型コンピ 29 ュータ・システム・インターフェース(「SCSI」) およびユニバーサル・シリアル・バス (「USB」)等 がある。

【0006】ネットワーク・インターフェースと、バス ・インターフェースとの間には、バッファが設置されて いる。希にではあるが、コンピュータ・ネットワーク と、コンピュータ・システムは、同じ速度で通信するこ とができる。バッファは、ネットワーク・インターフェ ースと、バス・インターフェースとの間で、データが移 動する際に、データを一時的に保持する。その目的は、 まで、高速の方が、そのデータを確実に伝送することが できるようにすることである。

【0007】最後に、ネットワーク・アダプタは、ネッ トワーク・インターフェース、バッファおよびバス・イ ンターフェースとの間のデータの流れを制御するプロセ ッサを含む。このプロセッサは、さらに、バッファ内で データを操作するが、その目的は、データをその次の宛 先に送信するために、確実に正しい形にすることであ

(以後、わかりやすくするために「ペイロード」と呼 ぶ)データの「形式」が、その内部で、ペイロードがカ プセル内に収容されるプロトコル・スタックの用語で定 義される。スタック形成とは、コンピュータ・ネットワ ークを通してペイロードを送信するために実行しなけれ はならない種々のタスクを、スタックを構成する異なる 層の間に広げることができるようにする組織上の概念で ある。オープン・システム相互接続 (「OSi」) 基準 モデルは、理想的な7層からなるプロトコル・スタック の間で、インターフェースとして機能する。ネットワー 50 を規定している。このモデルは、(1)物選層(イーサ

ネット(登録商標)のようなペイロードを伝送する実際 の物理的媒体) (2)データ・リンク層(物理的媒体 を通して送信されている間に、ペイロードが、絶対に、 意味のないものに変化しないように責任を持つ)。

5

(3)ネットワーク圏(確実に、ペイロードが、コンピ ュータ・ネットワークを通してソースから宛先に正しく 転送されることに責任を持つ)、(4)鍛送層(その宛 先で、再構成できるように、ペイロードを元の状態に維 **錚する)、(5)セッション圏(二つのコンピュータ・** システムの間での、同じリソースの競合を管理するため 10 て、バケットから、PPPへッダ情報の少なくとも一部 に、ほとんどの場合、ローカル・エリア・ネットワーク 内で使用される)、(6)提示層(ペイロードの提示方 法を制御する)。(7)アプリケーション層(ファイル 転送、電子メールおよびハイパーテキスト、ワールド・ ワイド・ウェブのステープルのような高いレベルのタス クを処理する)からなる。

【0009】ポイント・ツー・ポイント・プロトコル (PPP) は、インターネットにダイヤルアップ・アク セスを行うために、広く使用されているデータ・リンク **層プロトコル規格であり、電気および電子エンジニア** (「IEEE」) 協会、コメント要求 (「RFC」) 1 661、1662に定義されていて、RFC1598 (X. 25). 1618 (ISDN) および1619 (SONET/SDH) 内の特定の物理層に適用され る。とれらすべてのRFCは、引用によって本明細書の 記載に援用する。PPPは、ペイロートを受渡してきる サイズのパケットに分割する、モデム、HDLDピット 直列ライン、SONET/SDH、および他の物理圏上 で使用するのに適している多重プロトコル・フレーム形 Pは文字指向である。

【0010】プロトコルは、情報をベイロードに「添 付」し、コンピュータ・ネットワークを通して送信し、 宛先でペイロードから「分配」することを要求する。そ のため、ペイロードの通信に必ずオーバーヘッドが追加 されるし、通信速度がコンピュータ・ネットワークの最 大の関心事であるので、ペイロードの完全性を維持しな がら、プロトコルのオーバーヘッドを最も少なくするこ とが、プロトコル設計オーバーヘッド管理における一番 重要な目標である。

【0011】との目標は、さらに、PPPを最適化する ことができるネットワーク・アダプタの分野においても 同様に重要なことである。従って、この技術分野では、 **PPPによるコンピュータ・ネットワークへのオーバー** ヘッドを軽減するための方法が求められている。

[0012]

【課題を解決するための手段】本発明は、サブプロトコ ル(より高度の層のサブプロトコル)の識別により、P PP情報を分離し、それにより、オーバーヘッドから除 去することを認識する。この認識に応じて、本発明は、

(コンピュータ・ネットワークのような) ネットワーク から受信したパケットから、PPPへッダ情報を選択的 に分離するためのシステムおよび方法。並びに、上記シ ステムまたは方法を使用しているネットワーク・アダプ タを提供する。 ある真施形態の場合には、上記システム は、(1)パケットを受信し、そのパケットから、その パケットに対して使用したサブプロトコルを識別するサ ブプロトコル検出装置、(2)上記サブプロトコル検出 装置に接続していて、サブプロトコルの識別に基づい。

を分配し、そうすることにより、パケット全体のサイズ を小さくするヘッダ分離装置を含む。

【0013】それ故、本発明は、パケット内のサブプロ トコルが、パケットを、その宛先に間違いなく送信する ことができるだけの十分な情報を含んでいる場合に、P PP情報を分離する広義の概念を紹介する。本発明は、 本質的な有用性を持つ。何故なら、上記状況において、 PPP情報が過剰になり、そうでない場合には、ペイロ ードを鍛送するのに使用することができる帯域帽を全部 20 使用するからである。

【0014】本発明のある実施形態の場合には、バケッ トが正常であると判断した場合には、ヘッダ分解装置 は、PPPへッダ情報の少なくとも一部を分離する。P PP情報ぞれ自身は、パケット全体が正常であるが、ま たは異常であるかを判断するために分析することができ

【① 015】本発明のある実施形態の場合には、ヘッダ 分配装置は、サブプロトコルの識別に基づいて。 パケッ トからそのエラー・チェック・ビットを含むPPPへっ 成機構である。ビット指向のHDLCとは異なり、PP 30 ダ情報全体を分離する。とのことは、図に示し、説明す る実施形態に適用されるもので、本発明の広い範囲に適 用されるものではない。

> 【0016】本発明のある実施形態の場合には、ヘッダ 分解装置は、サブプロトコルの識別とは無関係に、PP Pへッダ情報の少なくとも一部を保持するために、選択 的にオーバーライドすることができる。本発明の場合に は必要ないけれども、この機能により逆方向互換性を実 行することができる。

【10017】本発明のある実施形態の場合には、サブブ 40 ロトコル検出装置およびヘッダ分離装置は、多重チャネ ルバケット受信機の一つのチャネルに対応する。本発明 の一つの実施形態に過ぎないけれども、これから図示 し、説明する実施形態は、四つのチャネルを持ち、その 各チャネルは、これらのチャネルにより送られるパケッ トからPPPヘッダ情報を選択的に分離するための独立 のシステムを持つ。

【0018】本発明のある実施形態の場合には、ヘッダ 分配装置は、ペイロード副御レジスタに基づいて、パケ ットから、別の方法で、PPPへッダ情報の少なくとも 55 一部を分離する。ある状況の場合には、ペイロード制御 http://www4.ipdl.ncipi.go.jp/tjcontentbsen.ipdl?N0000=21&N0400=image/gif&N0401=/NSAPITMP/web523/20041106025632525631.gif&N... 11/5/2004

レジスタは、ヘッダ分離を制御しなければならない。そ のような場合、上記ペイロード制御レジスタに任せたた ほうが有利な場合がある。

【りり19】本発明のある実施形態の場合には、システ ムは、デジタル・ロジックに集積回路の一部として理設 される。しかし、当業者であれば、本発明の原理は、デ ジタルまたは集積回路に制限されるものではなく。任意 のタイプのソフトウェアまたはハードウェアでも実行す ることができることを理解することができるだろう。

【0020】今まで、本発明の好適なそしていくつかの 19 機能を概略説明してきたが、当業者であれば、以下の詳 細な説明をよりよく理解することができるだろう。本発 明の特許請求の範圍の主題である、本発明の他の機能に ついて以下に説明する。当業者であれば、関示のコンセ プトおよび特定の実施形態を、本発明の同じ目的を達成 するために、他の標準体を設計し、修正するためのペー スとして、容易に使用することができることを理解され たい。当業者であれば、上記の同等の構造体も、広義に 解釈すれば、本発明の精神および範囲内に含まれること を理解されたい。

[0021]

【発明の実施の形態】本発明をさらによく理解してもら うために、添付の図面を参照しながら本発明について以 下に説明する。

【0022】最初に、図1について説明すると、この図 は、本発明のシステムまたは方法を内蔵することができ る。全体を容願番号100で示すネットワーク・アダブ タの非常に簡単なブロック図である。

【0023】図に示すように、アダプタ100は、それ のコンピュータ・システム 120 のバスに接続すること ができるバス・インターフェース110を含む。この図 の場合には、コンピュータ・システム120は、パソコ ン(PC)であり、アダプタ100は、そのPCIバス 125に接続しているが、本発明は、特定のタイプ、ア ーキテクチャまたはクラスのコンピュータ・システム 1 20またはバス125に限定されるものではない。さら に、コンピュータ・システム120は、クライアントま たはサーバとして動作することができるが、必ずしもそ うする必要はない。コンピュータ・システム120とし、40 ては、ルータ、ゲートウェイ、またはコンピュータ・ネ ットワークに有利に接続することができる任意の他のシ ステムを使用することができる。もちろん、本発明は、 コンピュータ・ネットワークに限定されない。任意のネ ットワークは、本発明の原理を実行するのに適している 環境を形成することができる。

【0024】図に示すように、アダプタ100は、さち に、それによりアダプタ100が、(本発明の環境であ る) コンピュータ・ネットワーク140の物理療送媒体

ス130を含む。図に示すように、コンピュータ・ネッ トワークし40は、インターネットであり、アダプタし 00は、SONET/SDHの物理搬送媒体145に接 続しているが、本発明は、特定のタイプまたはアーキテ クチャのコンピュータ・ネットワーク 140、または物 理搬送媒体145に限定されない。アダプタ100は、 四つの論理ポート(図示せず)を通して、コンピュータ ・ネットワーク 140 と通信するが、本発明はそれに限 定されない。

【0025】アダプタ100は、バス・インターフェー ス110と、ネットワーク・インターフェース130と の間に設置されているバッファ150を含む。バッファ 150は、データがパス・インターフェース110と、 ネットワーク・インターフェース130との間で伝送さ れると、(パッケージの形の)データを受信し、一時的 に保持(記憶)する。その目的は、両者の中の低速の方 が、両者の中の高速の方に追いつくまで、確実に、両者 の中の高速の方がデータを任送することができるように するためである。バッファ150は、通常、アダプタ1 20 00が動作するのに必要な速度、および恐らく、アダブ タ100がサポートするチャネルの数により一つまたは それ以上の読出ポート、および一つまたはそれ以上の書 込みポートを持つランダム・アクセス・メモリ(RA M) の形をしている。

【0026】アダプタ100は、また、プロセッサ16 ()を含む。プロセッサ160は、バス・インターフェー ス110、バッファ150とネットワーク・インターフ ュース130との間のデータの流れを副御する。プロセ ッサ160は、さらに、バッファ150内でデータを操 によりアダプタ100を、(本発明の環境である)特定 30 作するが、その目的は、データをその次の宛先に送信す るために、確実に正しい形にすることである。図に示す よろに、バッファ150は、データ・エンジン170に 接続している。

http://www4.ipdl.ncipi.go.jp/tjcontentbsen.ipdl?N0000=21&N0400=image/gif&N0401=/NSAPITMP/web523/20041106025649439329.gif&N... 11/5/2004

【0027】図2について説明すると、この図は、図1 のデータ・エンジン170のプロック図である。データ ・エンジン170は、バッファ150およびプロセッサ 160のハイブリット拡張部と見なすことができる。デ ータ・エンジン170は、(以下に説明するように、制 御データを含むことができる、高速の、特殊用途のメモ リである) レジスタ210、およびデータ・エンジント 70を通して移動するペイロードへプロトコル情報を導 入し、ペイロードからプロトコル情報を分離するための パイプラインを含む。図2に示すように、これらのパイ プラインは、それぞれ、送信パイプライン220。およ び受信パイプライン230である。送信パイプライン2 20は、ネットワーク・インターフェース130に送信 されるバス・インターフェース110から受信したパケ ットを処理する(図1に両方を示す)。送信パイプライ ン220の構造および機能は、本発明の目的のための従 に接続することができるネットワーク・インターフェー 50 来のもであるとみなすことができる。しかし、本発明

は、従来の送信パイプラインに限定されない。

【0028】受信パイプライン230は、バス・インタ ーフェース110に送信されるネットワーク・インター フェース130から受信したパケットを処理する。受信 パイプラインは、送信パイプライン220より詳細に図 示されている。バケットの流れの方向に移動しながら、 PPP分離プロック231は、最初、パケットを受信 し、処理する。本発明のシステムおよび方法は、都合の よいことに、PPP分離プロック231内に位置してい るか、設置されている。

【0029】次に、巡回冗長検査(「CRC」)モジュ ール232が、ペイロードがエラーを含んでいるかいな いかを判断するために、CRCコードをチェックする。 【0030】次に、プリアンスクランプラ233が、ア ンスクランブルおよびフレーム形成を行う目的で、パケ ットを形成するために、周知の ISOX 43 規格に従 って動作する。この時点で、コンピュータ・システム (図1の120)で使用しているプロトコルに従って、 別のフレーム形成装置が使用される。図に示すのは、ル ーセント社の簡単なデータ・リンク(SDLフレーム形 20 む。関連技術の当業者なら気がつくように、各プロトコ 成装置234)、非同期転送モード(ATMフレーム形 成装置235) およびHDLC(HDLCフレーム形成 装置236)用の独立フレーム形成装置である。

【0031】次に、ポストアンスクランプラ237が、 適当なフレーム形成により、パケットをフォーマットす る。ラウンドロビン・バッファ238が、パケットがコ ンピュータ・システム (図1の120) に同期できるま で、バケットを一時的に保持する。同期は、クロック・ クロッサ239内で行われる。最後に、受信シーケンサ 240が、パケットをコンピュータ・システムのバス (図1の125)上に置く。

【0032】図1および図2のデータ・エンジン170 は、好適には、集績回路にデジタルの形で実行すること が好ましい。しかし、関連技術の当業者であれば、デー タ・エンジン170を、特定のアプリケーションに適し ている任意の形で実施することができることを理解する ことができるだろう。

【りり33】図3について説明すると、この図は、RF C1661および1662に規定されているPPP規格 に従ってフォーマットされたパケット(または「フレー ム」)の図面である。全体を参照番号300で示すPP Pパケットは、プラグ・フィールド310 (4パイ ト)、アドレス・フィールド320(4パイト)、制御 フィールド330(4パイト)、プロトコル・フィール ド340(1または2パイト)、ペイロード・フィール ド350 (任意の長さ、しかし、多くの場合、1500 バイト)、およびチェックサム・フィールド360(多 くの場合、2パイト、しかし、場合によっては4パイ ト) を含む。

ット300の頭の部分を示す。アドレス・フィールド3 20は、そのパケットの宛先ステーションのアドレスを 示す。PPPはデータ・リンク層プロトコルであり、宛 先ステーションの識別とは無関係であるので、アドレス ・フィールド320は、コンピュータ・ネットワーク上 のすべてのステーションがパケット300をことを示す 数値を含む。

【0035】副御フィールド330は、パケット300 の麩を示す。PPPはデータ・リンク層プロトコルであ 10 り、信頼性が高くなくてもよいので、副御フィールド3 30は、数えられていないパケット300の示す数値を 含む。

【0036】プロトコル・フィールド340は、 (リン ク制御プロトコル、すなわち、「LCP」:ネットウエ ア副御プロトコル、すなわち、「NCP」:インターネ ット・プロトコル、すなわち、「IP」:ノベルのイン ターネットワーク・パケット交換、すなわち、「IP X」;またはアップルトーク(登録商標)のような)パ ケット300に対して使用されるプロトコルの識別を含 ルは、それに関連し、特定のプロトコルと一緒に使用す ることができる。より高度のレベルのプロトコルに関連 する(実施形態に示す)三つのサブプロトコルを持つ。 各サブプロトコルは、プロトコル・フィールド340に 示すそれ自身のコードを持つ。例えば、プロトコルが! Pである場合には、サブプロトコルとしては、(f)x() 021のコードを待つ) IPデータ (0x8)21の コードを持つ) IPネットワーク、または(0xC02 1のコードを持つ)!Pリンク層制御を使用することが 30 できる。

【0037】ペイロード・フィールド350は、バケッ ト300が運ぶペイロードを含むが、それが含むことが できるものに限定されない。最後に、チェックサム・フ ィールド360は、識別するために、そしてできればそ の中に含まれているエラーを修正するために、パケット 300の残りの部分について使用することができるエラ ー・チェック・ビットを含む。

【0038】図4について説明すると、この図は、図2 のPPP分離ブロック231のより詳細なブロック図で 40 ある。この場合も、また、バケットの流れの方向に進む に従って、入力ラッチ410は、クロック信号411の 立ち上がりの縁部上で、受信した文字をラッチする。第 一のロジック回路420は、上記文字を直列に受信し、 フラグ・フィールド(図3の310)を識別することに より、(図3のパケット300のような)所与のPPP パケットのスタート部分を発見する。

【0039】第一のロジック回路420によりトリガさ れると、第二のロジック回路430が、パケットのPP Pへッダが、圧縮されていない形で、または圧縮された 【0034】フラグ・フィールド310は、単に、パケー50 形で表現されているかどうかを判断する。全アドレス、

http://www4.ipdl.ncipi.go.jp/tjcontentbsen.ipdl?N0000=21&N0400=image/gif&N0401=/NSAPITMP/web523/20041106030239002060.gif&N... 11/5/2004

<u>11</u>

制御フィールドおよびプロトコル・フィールドを含むP PPへッダは、圧縮されていないと見なされる。(プロ トコル・フィールドだけというように) 三つすべてのフ ィールドより少ないフィールドを含むPPPへッダは、 圧縮されていると見なされる。

【①①4①】本発明のサブプロトコル検出装置を含んで いると見なすことができる第三のロジック回路440 は、パケットのどの部分を分離したらよいのかを、ま た。サブプロトコルの識別に基づいて、どの部分を送っ たら(送信したら)よいのかを判断する。第三のロジッ 15 には、PPPヘッダ情報およびチェックサム・フィール ク回路440が送ることを決定した文字は、本発明のへ ッダ分離装置を含んでいると見なすことができる第四ロ ジック回路450で処理され、PPP分離プロック23 1から送信するために、出力ラッチ460に送られる。 メモリ470は、レジスタ内に、前の状態、前のデー ターおよび前のペイロード・マーカのような記録を保持 する。出力ラッチ460およびメモリ470は、両方と も、クロック信号4.1.1の立ち上がり縁部上で動作す る。

明の原理により構成されたコンピュータ・ネットワーク から受信した。(図3のパケット300のような)パケ ットからポイント・ツー・ポイント・プロトコル・ヘッ ダ情報を選択的に分離するための、全体を参照番号50 ()で示す方法のプローチャートである。

【0042】処理は、スタート・プロック510でスタ ートする。このプロックにおいては、サブプロトコル検 出装置により分析されるパケットが、上記検出装置によ り受信される。サブプロトコル検出装置は、パケットの 20において、パケットについて使用したサブプロトコ ルを識別する。

【0043】との時点において、パケットからPPPへ ッダ情報の少なくとも一部を分離し、そうしたい場合に は、チェックサム・フィールド内のエラー・チェック・ ピットの少なくとも一部を分離するかどうかを決定しな ければならない。従って、方法500は、決定ステップ 530で、さらに決定を続行し、このステップにおい て、パケットが正常であるかどうかを判断するために、 チェックサム・フィールドを参照しながら、パケットを 40 小さくなる。 試験する。パケットが正常でないと判断された場合に は、ペイロード制御レジスタの設定に基づいて、PPP パケット全体を放棄するか、パケットに異常とマークす ることができる.

【りり44】パケットが正常と判断された場合には(こ れがより普通の結果であるが)、判断ステップ550で 処理が続行される。このステップにおいては、ヘッダ分 離を行うことができるかどうかを判断するために、サブ プロトコルの試験が行われる。上記試験を行うために、

す実施形態の場合、記憶しているサブプロトコル・コー ドと比較される。特定の例の場合には、サブプロトコル 値が、0x0021(1Pデータ)である場合には、 (アドレス・フィールド、副御フィールドおよびプロト コル・フィールドを含む) PPPへッダ情報、および (エラー・チェック・ビットを含む) チェックサム・フ ィールドを分離することができる。そうでない場合で、 サブプロトコル値が() x 8 () 2 1 (I Pネットワー ク) または0xC(21(!Pリンク層)である場合 ドを保持し、分配してはならない。(何故なら、それら は、以降のネットワーク交渉、転送およびリンクの設定 に役に立つからである。)

【0045】サブプロトコル・フィールドの数値が、P PPへッダ情報およびチェックサム・フィールドを分離 してはならないことを示している場合には、方法500 は、ステップ540の終わりの時点で、受信パイプライ ン(図2の230)内で、さらに処理を行うためにパケ ットを送信し、分離を行わないことを決定する。そうで 【りり41】図6について説明すると、この図は、本発 20 ない場合で、サブプロトコル・フィールドの数値が、P PPヘッダ情報およびチェックサム・フィールドを分離 すべきであることを示している場合には、方法500 は、ステップ560へ進み、そこで、PPPへッダ情 観、およびチェックサム・フィールドが分離される。そ の後で、方法500は、ステップ540の終わりの時点 で、受信パイプライン (図2の230) 内で、さらに処 踵を行うために、PPPへッダ情報およびチェックサム ・フィールドを分離しないで、パケットを送信すること を決定する。それ故、上記パケットの全体のサイズが小 プロトコル・フィールドを読むことにより、ステップ5 30 さくなり、そのオーバーヘッドが小さくなり、コンピュ ータ・システム・バス(図1の125)の有効帯域幅が 広くなる。

http://www4.ipd1.ncipi.go.jp/tjcontentbsen.ipd1?N0000=21&N0400=image/gif&N0401=/NSAPITMP/web523/20041106030831251449.gif&N... 11/5/2004

【りり46】実際、PPPヘッダ情報が圧縮されていな いで、プロトコル・フィールドの長さが2 バイトであ り、ペイロード・フィールドの長さが1500パイトで あり、チェックサム・フィールドの長さが2パイトであ ると仮定した場合、パケットのサイズは1%以上小さく なり、鍛送の信頼性は低下しない。パケットがもっと小 さなペイロードを含む場合には、サイズはもっと劇的に

【りり47】図6について説明すると、この図は、全体 を参照番号600で表わす4チャネルPPP分配プロッ ク内でPPP情報の分離を制御するのに使用することが できるレジスタのマップである。レジスタ610.62 0.630、640は、そこを通してデータ・エンジン がコンピュータ・ネットワーク(図1の140)と通信 することができ、図2のレジスタ210の一部とするこ とができる四つの論理チャネルに対応する。

【0048】レジスタ610は、図に示すように、「P ステップ520で識別されたサブプロトコルは、図に示 50 PP-rx-hdr-stripoff0」という名前 13

「PPP-rx-hdr-stripoff2」という名前がつけられていて、論理チャネル2に対応し、①x 0000のリセット・デフォールトを持つ。レジスタ6 40は、図に示すように、「PPP-rx-hdr-s 19 tripoff3」という名前がつけられていて、論理チャネル3に対応し、①x0000のリセット・デフォールト値を持つ。

【0049】番レジスタ610、620、630、64 ()は、下記の方法で、分離(「剝奪」)を制御する働き をする。(図5の例のところで説明したように) 特定 のサブプロトコルに適適した場合には、PPPへッダ情 報およびチェックサム・フィールドは分離される。そう でない場合には、分離されない。所与のレジスタ61 0.620、630、640が設定されていない場合に 20 ある。 は(0×0000のリセット・デフォールト値を含んで いない場合には)、そのレジスタはオーバーライドされ る。分離は、もはや、サブプロトコル識別に依存しない で、PPPヘッダ情報およびチェックサム・フィールド は、図示していないが、りに設定された場合には、PP Pへッダ情報およびチェックサム・フィールドを分離す るように要求し、1に設定された場合には、PPPへっ ダ情報およびチェックサム・フィールドを保持するよう に要求する、一つのビットを含む)ペイロード副御レジ*

*スタの内容に基づいて、選択的に分配されない。それ 故、分離は行われないで、サブプロトコルの識別とは無 関係に、PPPヘッダ情報の少なくとも一部およびチェ ックサム・フィールドが保持される。

【0050】今まで本発明を詳細に説明してきたが、当業者であれば、広義の本発明の精神および範圍から透脱することなしに、本発明の範圍内で、種々の変更、置換えおよび改変を行うことができることを理解されたい。 【図面の簡単な説明】

10 【図1】本発明のシステムまたは方法を使用することができるネットワーク・アダプタおよびその周囲環境の極めて簡単なブロック図である。

【図2】図1のネットワーク・アダプタ内に設置することができ、本発明の原理に従って構成したコンピュータ・ネットワークから受信したパケットからPPPへッダ 情報を選択的に分離するためのシステムを含むデータ・エンジンのブロック図である。

【図3】RFC1661および1662に規定されているPPP規格によりフォーマットしたバケットの図面である

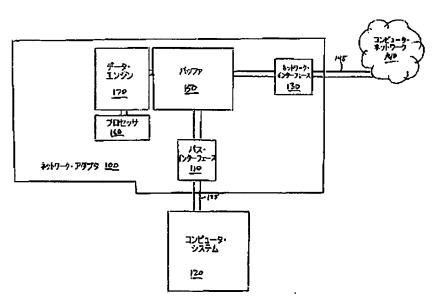
【図4】図2のPPP分配プロックの、より詳細なプロック図である。

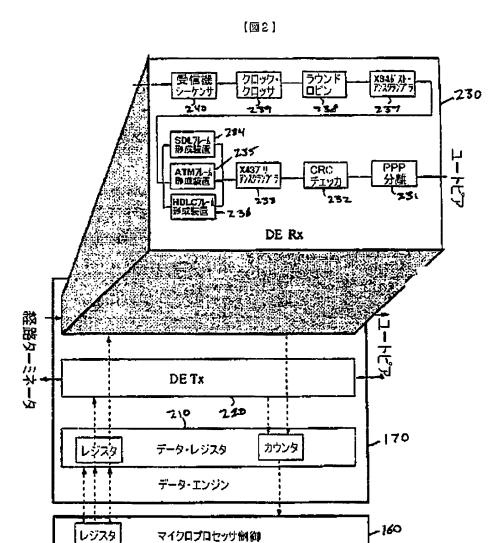
【図5】本発明の原理により構成されたコンピュータ・ネットワークから受信したパケットからポイント・ツー・ポイント・プロトコル・ヘッダ情報を選択的に分離する方法のフローチャートである。

http://www4.ipdl.ncipi.go.jp/tjcontentbsen.ipdl?N0000=21&N0400=image/gif&N0401=/NSAPITMP/web523/20041106030857799517.gif&N... 11/5/2004

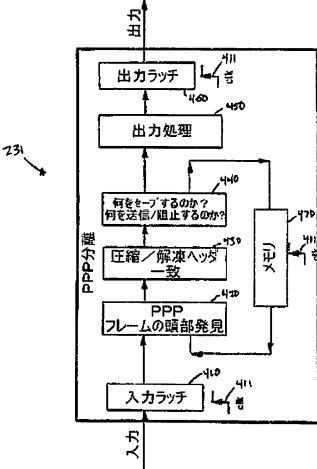
【図6】4チャネルPPP分離プロック内でPPP情報の分離を制御するために使用することができるレジスタのマップである。

[図1]





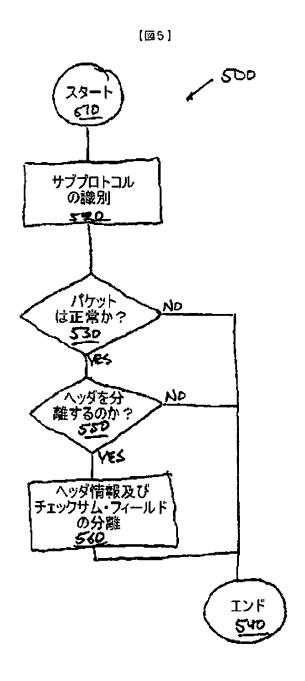
[🔯4] 田



【図6】



[アドレス	名称	进作	リセット・デフォールト
∞ √	363	ppp-rx-hdr-stripofD	デャネルのに対するプロトコルの利益	0x0000
€200 1	363	ppp-rx-hdr-striposfl	チャネル1に対するプロトコルの別案	0x0000
630 -	364	ppp-rx-bilt-stripoff2	テャネル2に対するプロトコルの列奪	0x0000
Ø##	305	ppp-rx-hdr-stripaff3	テヤネルらに対するプロトコルの制章	Ox0000

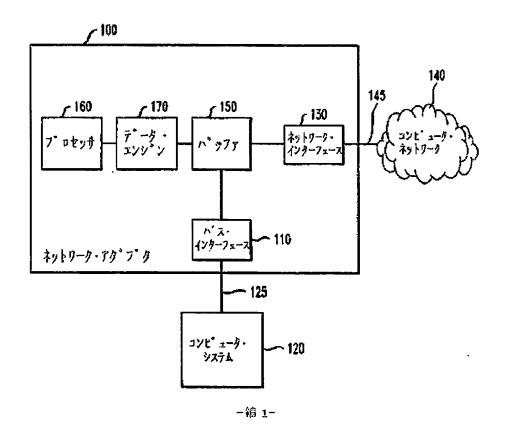


フロントページの続き

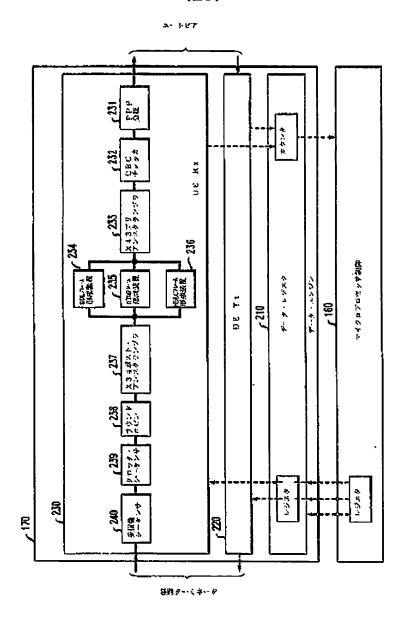
(72)発明者 ジット クマー アメリカ合衆国 07920 ニュージャーション、バスキング リッシ、スプリング ハウス レーン 10

```
【公報種別】特許法第17条の2の規定による梯正の掲載
【部門区分】第7部門第3区分
【発行日】平成14年3月15日(2002.3.15)
【公開香号】特開2001-60984 (P2001-60984A)
【公開日】平成13年3月6日(2001.3.6)
【年通号数】公開特許公報13-610
【出願香号】特願2000-197471 (P2000-197471)
【国際特許分類第7版】
 H04L 29/06
 G06F 13/00
          353
 H04L 12/56
[FI]
 H04L 13/00
          305 Z
    13/00
          353 C
 G06F
 H04L 11/20
          102 F
【手続箱正書】
【提出日】平成13年9月21日(2001.9.2
                                *【補正対象項目名】全図
1)
                                  【補正方法】変更
【手統續正1】
                                  【補正内容】
【補正対象書類名】図面
                              *
```

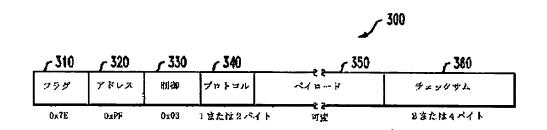
[図1]







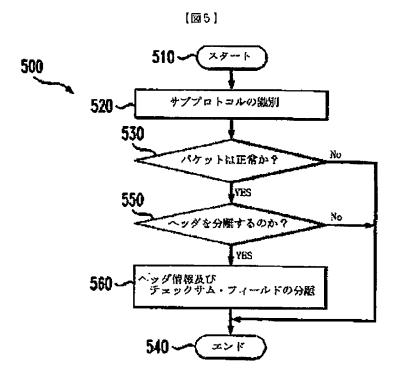
[23]



[M4] 人力 - 231 入力ラッチ 410 PPP 一ムの頭部発覚 470 430 430 clk 圧縮/解凍ヘッダ 一致 メモリ 411 何をかりするのか? 440 何を遊信/似止 するのか? 出为処理 411 460 出力ラッテ

出地

特闘2001-60984



[図6]

600		アドレス	: 48 495	唐 佐	8001-15-17-161
000	610	363	ppp-ru-hdr-stripoff!	チャネルのに対するプロトコルの前郷	006 g 0
	620 ~	363	pgg-fx-hdf-stripaff[]	テャネル1に対するプロトコルの世界	0 x 900
	630	364	ppp-ra-hdr-stripoff2	テャネル2に対するプロトコルの創数	0 x 000
	640	365	page excluse region [23	ラヤネル3に対するプロトコルの対駁	0 x 000

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

☐ OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.